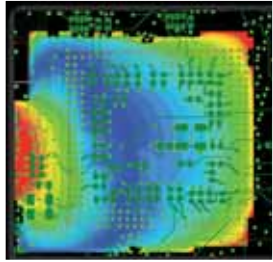


Copertina realizzata
da Altera
con la collaborazione
di Franco Tedeschi



DOSSIER Un'attenta divisione delle funzioni fra i circuiti hardware e gli algoritmi software rende molto più facile proseguire nel progetto delle successive generazioni dei prodotti e prolungarne la redditività. Inoltre, rende più semplice predisporre durante il ciclo di vita dei prodotti opportune fasi di manutenzione in grado di generare ulteriori profitti. Tutto ciò ha gradualmente spinto i progettisti a preferire il PC come supporto di ogni sorta di strumentazione da laboratorio, appagati dalla possibilità di condividere il proprio lavoro insieme con altri team

	10	ADVERTISERS
	12	WE SPEAK ABOUT
	19	EDITORIAL
COVER STORY	20	L'evoluzione dei tool per progetti Dsp - <i>Michael Parker</i>
TECH INSIGHT	24	Oltre la tecnologia Cmos verso i transistor quantistici - <i>Lucio Pellizzari</i>
	27	La nuova piattaforma di Infineon per il mondo industriale - <i>Francesco Ferrari</i>
	29	Le tecnologie trainanti per il 2012 - <i>Lucio Pellizzari</i>
ANALOG/MIXED SIGNAL	34	Applicazione del Dense Reader Mode nella tecnologia Rfid - <i>Brian Zachrel</i>
	40	Come semplificare il progetto di robot per applicazioni militari - <i>Jim Davis</i>
	42	I vantaggi dei moduli di alimentazione digitali - <i>Josh Broline</i>
POWER	46	Un nuovo approccio per ottimizzare i consumi dei dispositivi SoC - <i>Rasmus Christian Larsen</i>
	52	Monitoraggio, modellazione e analisi delle batterie per l'elettromobilità <i>Martin Kiel, Andreas Mangler</i>
DOSSIER	58	Strumentazione basata su PC - <i>Lucio Pellizzari</i>
DIGITAL	64	Dalla standardizzazione alla specializzazione: la nuova era dei SoC Fpga - <i>Mariano Severi</i>
	68	Elaborazione mediante Fpga di immagini ad ampio range dinamico - <i>Niladri Roy</i>
	72	100 Gbit/sec con la cache a "Ram ottica" - <i>Paolo De Vittor</i>
	74	Le nuove architetture per i microprocessori - <i>Francesco Ferrari</i>
COMM	78	Perché riprogettare per passare a Ethernet a 40 gigabit? - <i>Trevor Hiatt</i>
COMPONENTS	84	Una soluzione ideale per le interferenze Emi- <i>Greg Zimmer</i>
	88	Sensori multidimensionali su chip - <i>Lucio Pellizzari</i>
EDA/SW/T&M	90	Un flusso di progettazione economico ed efficiente per circuiti Asic mixed signal - <i>Paul Double</i>
	94	Spettrometri miniaturizzati per misure ottiche rapide e selettive - <i>Lucio Pellizzari</i>
	97	DIXET
	98	AGENDA

ABBONATI ON LINE



E RISPARMI IL 10% PAGANDO CON LA CARTA DI CREDITO

www.ilb2b.it
www.fieramilanomediamedia.it



**FIERA MILANO
MEDIA**



Exclusive articles for EO WEB

Alimentazione: alcuni suggerimenti (parte 17) - Determinazione dello snubber per un convertitore flyback
 Robert Kollman

Un progetto europeo per la sicurezza
 Lucio Pellizzari



Just-in-time information

MagnaChip acquisisce Dawin Electronics
Lsi rafforza l'alleanza con Arm
Intel acquisisce le attività 'InfiniBand' di Qlogic
Maxim acquisisce Genasic
Semtech acquisisce Gennum
Buyer di chip: Apple al primo posto



Opinion leaders and interviews for EO News

La "Smart Revolution" è alle porte
 Massimo Giussani

Elettronica & social network
 Francesca Prandi

Il punto sulle smart grid
 Francesco Ferrari



The ultimate guide to the most innovative products

Da TI la soluzione completa per car-infotainment
Recom: nuovo regolatore switching
Maxim: SoC e codec a elevata integrazione

...in the next issue...

DOSSIER

Semiconduttori di potenza

MAIN TOPICS

Memorie industriali più semplici e robuste

Tecnologie "particolari" per sensori di gas

Multicore di fascia alta

Tecnologie wireless per la telemedicina

Componenti per interfacce uomo/macchina

Boundary Scan per tutte le applicazioni

I vantaggi dei modelli di difettosità Cell-Aware